**LEMBAR PENGESAHAN**

**Mata Kuliah : SISTEM DIGITAL**

**Kode Mata Kuliah : CE232**

**Dosen Koordinator : Aminuddin Rizal, S.T., M. Sc.**

**Tim Penyusun :**

|  |  |  |  |
| --- | --- | --- | --- |
| **No** | **NAMA** | **nik/NID** | **paraf** |
| **1** | **Aminuddin Rizal** | **60863** |  |
| **2** | **Ardiansyah** | **L00869** |  |
| **3** | **Tatang Gunar Setiadji** | **L00163** |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Dibuat Oleh |  | Disetujui oleh |  | Telah diperiksa dan dianggap sesuai dengan Standar Penyusunan RPKPS UMN |
| Tanggal: |  | Tanggal: |  | Tanggal: |
|  |  |  |  |  |
| (Aminuddin Rizal, S.T., M.Sc.) |  | (Samuel,M.T.I.) |  | Stefanus B Widiatnolo |
| Dosen Koordinator |  | Ketua Program Studi |  | Biro Penjaminan Mutu Internal |

**RENCANA PROGRAM DAN KEGIATAN PEMBELAJARAN SEMESTER (RPKPS)**

# Universitas Multimedia Nusantara

MATA KULIAH : Sistem Digital

KODE MATAKULIAH / SKS : CE232 / 3 SKS

SEMESTER : 2

PRASYARAT : -

STATUS MATAKULIAH : Wajib / ~~Pilihan~~

1. **DESKRIPSI MATAKULIAH (COURSE DESCRIPTION)**

Dengan mengikuti mata kuliah ini, mahasiswa diharapkan mengerti konsep sistem bilangan dan konversinya, serta coding. Mahasiswa memahami konsep dasar logika digital, rangkaian sekuensial dan rangkaian kombinatorial. Mahasiswa memahami teknik penyederhanaan rangkaian digital dan mengenal perancangan sistem digital. Mahasiswa mengenal prinsip kerja rangkaian digital termasuk rangkaian penyusun komputer dasar. Mahasiswa mengenal skematik, state diagram dan mengenal perkembangan rangkaian digital (PLD, PLA dan FPGA).

1. **CAPAIAN PEMBELAJARAN (LEARNING OUTCOME)**
2. **Capaian Pembelajaran Lulusan (CPL) yang Dibebankan pada Mata Kuliah**

Level KKNI: 6

|  |  |
| --- | --- |
| J | Menguasai konsep cara kerja sistem komputer sebagai dasar perancangan dan pengembangan berbagai produk piranti berbasis digital. |

1. **Capaian Pembelajaran Mata Kuliah (CPMK)**

Setelah lulus matakuliah ini, IPTEK dan Teori dapat digunakan pada profesi Perekayasa pada tingkat Pemula dengan kompetensi:

|  |  |  |
| --- | --- | --- |
| **Kode CPL** | **Kode CPMK** | **(Uraian Capaian Pembelajaran Lulusan Mata Kuliah) – (Kode Taksonomi);** |
| J | CPMK 1 | Mahasiswa mampu memahami dasar – dasar system digital (C3) |
| J | CPMK 2 | Mahasiswa mampu memahami cara merancang sistem dari kombonasi rangkaian logic (C3) |
| J | CPMK 3 | Mahasiswa mampu mengimplementasikan, penyederhanaan, dan merancang system logic (C3) |

1. **Sub Capaian Pembelajaran Mata Kuliah (Sub-CPMK)**

|  |  |  |
| --- | --- | --- |
| **Kode CPMK** | **Kode Sub-CPMK** | **(Uraian Sub-Capaian Pembelajaran Lulusan Mata Kuliah) – (Kode Taksonomi);** |
| CPMK 1 | SUB-CPMK 1 | Mahasiswa mampu memahami sistem bilangan (C2) |
| CPMK 1 | SUB-CPMK 2 | Mahasiswa mampu memahami aljabar Boolean (C2) |
| CPMK 2 | SUB-CPMK 3 | Mahasiswa mampu memahami dasar dasar gerbang logika (C3) |
| CPMK 2 | SUB-CPMK 4 | Mahasiswa mampu memahami penyederhanaan rangkaian kombinasional dengan K Maps sampai 5 variabel (C3) |
| CPMK 3 | SUB-CPMK 5 | Mahasiswa mampu memahami peneyderhanaan rangkaian kombinasional dengan metode tabular (C3) |
| CPMK 3 | SUB-CPMK 6 | Mahasiswa mampu memahami dasar format bilangan dalam sistem digital (C3) |
| CPMK 1 | SUB-CPMK 7 | Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional (C3) |
| CPMK 2 | SUB-CPMK 8 | Mahasiswa mampu memahami macam macam Flip Flop (C2) |
| CPMK 1 | SUB-CPMK 9 | Mahasiswa mampu Mahasiswa mampu menganalisis rangkaian sekuensial (C4) |
| CPMK 2 | SUB-CPMK 10 | Mahasiswa mampu menyederhanakan rangkaian sekuensial (C3) |
| CPMK 3 | SUB-CPMK 11 | Mahasiswa mampu merancang rangkaian penghitung, Counter (C6) |
| CPMK 3 | SUB-CPMK 12 | Mahasiswa mengenal komponen2 logic dan mampu mengaplikasikan pada suatu rangkaian (C3) |

1. **ANALISIS PEMBELAJARAN**

**-*Diagram terlampir-***

1. **BAHAN KAJIAN / MATERI PEMBELAJARAN / TOPIK (TOPICS)**
2. Pendahuluan
3. System bilangan
4. Aljabar Boolean
5. Gerbang logika
6. Penyederhanaan persamaaan logika
7. Dasar format bilangan pada sistem digital
8. Fixed point arithmetic dan Floating point arithmetic
9. Rangkaian logika kombinasional (1)
10. Rangkaian Logika Kombinasional (2)
11. Rangkaian sekuensial(1)
12. Rangkaian sekuensial(2)
13. Perancangan Rangkaian sekuensial
14. Register dan Memory Unit
15. Praktikum penggunaan gerbang logika
16. Praktikum rangkaian logika sekuensial
17. **EVALUASI YANG DIRENCANAKAN**
18. Mahasiswa diwajibkan hadir tepat waktu, lewat dari batas waktu mahasiswa boleh mengikuti perkuliahan tapi tetap dianggap tidak hadir (absen).
19. Mahasiswa wajib menghadiri 14 kali perkuliahan. Mahasiswa yang berhak mengikuti Ujian Akhir Semester (UAS) adalah mahasiswa yang menghadiri minimal 11 kali dari 14 kali perkuliahan yang diselenggarakan.
20. Mahasiswa diwajibkan memakai pakaian yang rapi dan sopan, serta berperilaku pantas ketika mengikuti perkuliahan.
21. Mahasiswa mengikuti perkuliahan secara aktif dan interaktif.
22. Nilai akhir ditentukan dengan memperhitungkan komponen sebagai berikut:
    1. Ujian Tengah Semester (UTS) : 25%
    2. Ujian Akhir Semester (UAS) : 35%
    3. Tugas dan quiz : 40%

Yang dituangkan dalam sub-CPMK dengan pembagian sebagai berikut.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Kode Sub-CPMK** | **Uraian Sub-CPMK** | **UTS**  **(25%)** | **UAS**  **(35%)** | **Tugas**  **(40%)** |
| SUB-CPMK 1 | Mahasiswa mampu memahami sistem bilangan (C2) | 3% |  | 3% |
| SUB-CPMK 2 | Mahasiswa mampu memahami aljabar Boolean (C2) | 3% |  | 3% |
| SUB-CPMK 3 | Mahasiswa mampu memahami dasar dasar gerbang logika (C3) | 3% |  | 3% |
| SUB-CPMK 4 | Mahasiswa mampu memahami penyederhanaan rangkaian kombinasional dengan K Maps sampai 5 variabel (C3) | 5% |  | 3% |
| SUB-CPMK 5 | Mahasiswa mampu memahami peneyderhanaan rangkaian kombinasional dengan metode tabular (C3) | 5% |  | 3% |
| SUB-CPMK 6 | Mahasiswa mampu memahami dasar format bilangan dalam sistem digital (C3) | 4% |  | 3% |
| SUB-CPMK 7 | Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional (C3) | 2% | 7% |  |
| SUB-CPMK 8 | Mahasiswa mampu memahami macam macam Flip Flop (C2) |  | 7% | 3% |
| SUB-CPMK 9 | Mahasiswa mampu menganalisis rangkaian sekuensial (C4) |  | 7% | 3% |
| SUB-CPMK 10 | Mahasiswa mampu menyederhanakan rangkaian sekuensial (C3) |  | 7% | 4% |
| SUB-CPMK 11 | Mahasiswa mampu merancang rangkaian penghitung, Counter (C6) |  | 7% | 4% |
| SUB-CPMK 12 | Mahasiswa mengenal komponen2 logic dan mampu mengaplikasikan pada suatu rangkaian (C3) |  |  | 8% |

**NILAI AKHIR :**

|  |  |  |  |
| --- | --- | --- | --- |
| Nilai Angka | Nilai Huruf | Nilai Angka | Keterangan |
| 85 – 100 | A | 4 | Sangat Baik |
| 80 – 84,99 | A- | 3,7 | Baik |
| 75 – 79,99 | B+ | 3,3 |
| 70 – 74,99 | B | 3,0 |
| 65 – 69,99 | B- | 2,7 | Cukup |
| 60 – 64,99 | C+ | 2,3 |
| 55 – 59,99 | C | 2,0 |
| 45 – 54,99 | D | 1,0 | Kurang |
| 0 – 44,99 | E | 0 | Sangat Kurang |
|  | F | 0 | Pelanggaran Akademik |

1. **BAHAN, SUMBER INFORMASI, DAN REFERENSI**
2. M. Morris Mano, Digital Design, 3ed, Prentice Hall, 2002 (Mor) **(wajib)**
3. Tocci, Digital Systems, 10 ed, Prentice Hall, 2007
4. Digital Arithmetic, Elservier, 2004 (www.knovel.com)
5. **RENCANA KEGIATAN PEMBELAJARAN MINGGUAN**

| **Mgg ke-** | **Sub Capaian Pembelajaran MK**  **(Sub CPMK)** | **Pokok & Sub-Pokok**  **Bahasan** | **Bentuk dan Aktivitas Pembelajaran** | **Waktu** | ***Assesment* / Penilaian** | | | **Ref.** |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Bentuk *Assessment* dan Acuan Penilaian** | **Indikator** | **Bobot** |  |
| 1. | **SUB-CPMK 1:**  Mahasiswa mampu memahami sistem bilangan | Pokok Bahasan:  Pendahuluan dan Sistem Bilangan  Sub-Pokok Bahasan:   * Dasar Sistem Digital * Bilangan Desimal, Biner, Oktal, Heksa-desimal, Gray Codr Operasi-operasi kunci PSD * Konversi sistem bilangan * Aritmatika sederahana sistem bilangan | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T1)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.1) |
| 2. | **SUB-CPMK 2:**  Mahasiswa mampu memahami aljabar Boolean | Pokok Bahasan:  Aljabar Boolean dan Cannonical Form  Sub-Pokok Bahasan:   * Teorema Aljabar Boolean * Dasar Canonical Form * Sum-Of-Product * Product-of-Sum | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T2)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.2) |
| 3. | **SUB-CPMK 3:**  Mahasiswa mampu memahami dasar dasar gerbang logika | Pokok Bahasan:  Gerbang Logika  Sub-Pokok Bahasan:   * + Dasar Gerbang Logika   + AND, OR, Inverter, XOR, XNOR   + Fungsi Boolean dengan Menggunakan Gerbang Logika | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T3)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.2) |
| 4. | **SUB-CPMK 4**:  Mahasiswa mampu memahami penyederhanaan dengan K Maps sampai 5 variabel | Pokok Bahasan:  Penyederhanaan Persamaan Logika dengan K-MAP  Sub-Pokok Bahasan:   * + dasar K-MAP   + K-MAP 2, 3, 4, 5 Variabel | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T4)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.3) |
| 5. | **SUB-CPMK 5:**  Mahasiswa mampu memahami peneyderhanaan dengan metode tabular | Pokok Bahasan:  Penyederhanaan Persamaan Logika dengan Metode Tabular  Sub-Pokok Bahasan:   * Dasar Metode Tabular * Metode Quine McCluskey | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T5)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.3) |
| 6. | **SUB-CPMK 6:**  Mahasiswa mampu memahami dasar format bilangan dalam sistem digital | Pokok Bahasan:  Format Bilangan Signed dan Desimal  Sub-Pokok Bahasan:   * Signed Magnitude * 1’s and 2’s Complement * Fixed Point * Floating Point: IEEE 754 | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T6)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.3) |
| 7. | **SUB-CPMK 7:**  Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional | Pokok Bahasan:  Rangkaian Logika Kombinasional (1)  Sub-Pokok Bahasan:   * Model Rangkaian Kombinasi * Prosedur Perancangan * Adder * Subtractor * Code Conversion | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  -  **Post-class:** | 3 x 60”  1 x 50’  2 x 50 | **Bentuk Assessment:**  -  **Acuan Penilaian** :  Rubrik penilaian | - |  | Mor (Ch.3) |
| **Ujian Tengan Semester**  Online test: On-Site | | | | | | | 25% | Materi pilihan pertemuan 1-7 |
| 8. | **SUB-CPMK 7:**  *Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional* | Pokok Bahasan:  Rangkaian Logika Kombinasional (2)  Sub-Pokok Bahasan:   * Universal gate NAND, NOR * Decoder, Encoder * Multiplexer, Demultiplexer * Programmable Logic Array | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T7)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban |  | Mor (Ch.3) |
| 9. | **SUB-CPMK 8:**  *Mahasiswa mampu memahami macam macam Flip Flop* | Pokok Bahasan:  Dasar Rangkaian Sekuensial dan Flip-Flop  Sub-Pokok Bahasan:   * Blok Diagram Rangkaian Sekuensial * Basic Latch * . Flip Flop Circuit * . RS Flip Flop * . Clock SR Flip Flop | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T8)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.4) |
| 10. | **SUB-CPMK 9:**  *Mahasiswa mampu menganalisis rangkaian senkuensial* | Pokok Bahasan:  Analisis Rangkaian Sekuensial  Sub-Pokok Bahasan:   * + State Table   + State Diagram   + Circuit-to-State Diagram   + State Diagram-to-Circuit | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T9)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.4) |
| 11. | **SUB-CPMK 10:**  *Mahasiswa mampu menyederhanakan rangkaian sekuensial* | Pokok Bahasan:  Penyederhanaan Rangkaian Sekuensial  Sub-Pokok Bahasan:   * + Analisis Rangkain Sekuensial Moore   + Penyederhanaan State Diagram | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T10)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.4) |
| 12. | **SUB-CPMK 11:**  *Mahasiswa mampu merancang rangkaian penghitung, Counter* | Pokok Bahasan:  Merancang Contoh Rangkaian Sekuensial  Sub-Pokok Bahasan:   * Asynchronous Up/Down Counter * Synchronous Up/Down Counter * Dasar Register | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Diskusi: Tanya Jawab  **Post-class:**  Review Mandiri  Tugas Terstruktur | 3 x 60”  2 x 50’  1 x 50  1 x 60”  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T11)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 3% | Mor (Ch.4) |
| 13. | **SUB-CPMK 12:**  *Mahasiswa mengenal komponen2 logic dan mampu mengaplikasikan pada suatu rangkaian* | Pokok Bahasan:  Mengaplikasikan Rangkaian Kombinasional  Sub-Pokok Bahasan:   * Melakukan proses perancangan rangkaian kombinasional | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Simulasi  **Post-class:**  Tugas Terstruktur | 3 x 60”  1x 50’  2x 50  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T12)  **Acuan Penilaian** :  Rubrik penilaian | Tugas:  Kesesuaian jawaban dengan kunci jawaban | 4% | - |
| 14. | **SUB-CPMK 12:**  *Mahasiswa mengenal komponen2 logic dan mampu mengaplikasikan pada suatu rangkaian* | Pokok Bahasan:  Mengaplikasikan Rangkaian Sekuensial  Sub-Pokok Bahasan:   * Melakukan Proses Perancangan Rangkaian Sekuensial | **Bentuk Pembelajaran:**  Kuliah Daring Sinkron  **Aktivitas:**  **Pre-class:**  Material Reading  **Sinkron Maya:**  Pemaparan Materi  Simulasi  **Post-class:**  Tugas Terstruktur | 3 x 60”  1x 50’  2x 50  2 x 60’ | **Bentuk Assessment:**  Tugas Terstruktur (T13)  **Acuan Penilaian** :  Rubrik penilaian  **Post-class:** |  | 4% | - |
| **Ujian Akhir Semester**  Online test: On-Site | | | | | | | 35% | Materi pilihan pertemuan 8-14 |

1. **Rincian Tugas:**
   * + 1. **Tugas Terstruktur (T1), Minggu Ke-1**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Konversi Sistem Digital dan Aritmatika Sederhana | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Operasi Konversi dan Aritmatika | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan operasi konversi dan aritmatika pada sistem bilangan | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 1 | | | | |

* + - 1. **Tugas Terstruktur (T2), Minggu Ke-2**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Aplikasi Aljabar Boolean | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Penyederhanaan Logika Boolean | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan penyederhanaan logika boolean | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 2 | | | | |

* + - 1. **Tugas Terstruktur (T3), Minggu Ke-3**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Gerbang Logika Sederhana | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 3 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Pembuatan Rangkaian Dasar dari Gerbang Logika | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan pembuatan rangkaian sederhana dengan menggunakan gerbang logika dasar | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 3 | | | | |

* + - 1. **Tugas Terstruktur (T4), Minggu Ke-4**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Penyederhanaan Rangkaian dengan K-MAP | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 4 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Penyederhanaan Rangkaian Kombinasional dengan K-MAP | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukanpenyederhanaan rangkaian dengan menggunakan metode K-MAP | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 4 | | | | |

* + - 1. **Tugas Terstruktur (T5), Minggu Ke-5**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Penyederhanaan Rangkaian dengan QMM | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 5 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Penyederhanaan Rangkaian Kombinasional dengan QMM | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukanpenyederhanaan rangkaian dengan menggunakan metode QMM | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 5 | | | | |

* + - 1. **Tugas Terstruktur (T6), Minggu Ke-6**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Konversi Format Bilangan dalam Sistem Digital | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Konversi Format Bilangan Bertanda dan Pecahan dalam Sistem Digital | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan konversi format bilangan di dalam sistem digital | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 6 | | | | |

* + - 1. **Tugas Terstruktur (T7), Minggu Ke-9**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Operasi Flip-Flop | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 8 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Operasi dari berbagai macam jenis Flip-Flop | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan operasi logika dari berbagai jenis flip-flop yang diberikan | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 8 | | | | |

* + - 1. **Tugas Terstruktur (T8), Minggu Ke-10**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Analisis Rangkaian Sekuensial | | Bobot Tugas | : | 3% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 9 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Analisis Rangkaian Sekuensiall | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk menganalisis rangkaian sekuensial dari bentuk rangkaian ke state diagram ataupun sebaliknya | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 9 | | | | |

* + - 1. **Tugas Terstruktur (T9), Minggu Ke-11**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Penyederhanaan Rangkaian Sekuensial | | Bobot Tugas | : | 4% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 10 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Penyederhanaan State Diagram | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan penyederhanaan state diagram | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 10 | | | | |

* + - 1. **Tugas Terstruktur (T10), Minggu Ke-12**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Perancangan Rangkaian Counter | | Bobot Tugas | : | 4% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 11 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Perancangan Rangkaian Asynchronous dan Synchronous Counter | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk melakukan perancangan rangkaian sekuensial berupa counter baik yang bersifat synchronous ataupun asynchronous | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 11 | | | | |

* + - 1. **Tugas Terstruktur (T11), Minggu Ke-13**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Simulasi pembuatan Rangkaian Kombinasional | | Bobot Tugas | : | 4% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 12 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Simulasi Pembuatan beberapa Rangkaian Kombinasional | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk membuat beberapa rangkaian kombinasional secara simulasi | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 12 | | | | |

* + - 1. **Tugas Terstruktur (T12), Minggu Ke-14**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Mata Kuliah | : | Sistem Digital | | Kode MK | : | CE232 |
| Judul Tugas | : | Simulasi pembuatan Rangkaian Sekuensial | | Bobot Tugas | : | 4% |
| Sub-CPMK terkait tugas | : | SUB-CPMK 12 | | | | | |
| 1. **TUGAS TERSTRUKTUR** | | | | | | | |
| **Bentuk Tugas** | : | Simulasi Pembuatan beberapa Rangkaian Sekuensial | | | | | |
| **Deskripsi** | : | Mahasiswa ditugaskan untuk membuat beberapa rangkaian sekuensiall secara simulasi | | | | | |
| **Bentuk dan Format Luaran** | : | **Bentuk Luaran:**  Lembar pengerjaan  **Format Luaran:**  File dokumen | | | | | |
| **Indikator, Kriteria, dan Bobot Penilaian** | : | * **Indikator 1 (Bobot 75%)**   Soal dikerjakan dengan runtut dan cara yang benar   * **Indikator 2 (Bobot 25%)**   Hasil akhir perhitungan | | | | | |
| **Ketentuan tekait waktu pengerjaan** | : | **Total waktu pengerjaan :** | **1 hari** | | | |
| **Lain-lain** | : | Dikumpulkan melalui E-Learning | | | | |
| **Referensi** | : | Materi Sub-CPMK 12 | | | | |

**Lampiran Analisa Capaian Pembelajaran**

**Bagan Tahapan Capaian Pembelajaran**

|  |
| --- |
| **Capaian Pembelajaran Mata Kuliah** |
|  |
| **Evaluasi Akhir Semester - UTA** |
| Sub-CPMK 12 Mahasiswa mengenal komponen2 logic dan mampu mengaplikasikan pada suatu rangkaian (C3)  Sub-CPMK 11 Mahasiswa mampu merancang rangkaian penghitung, Counter (C6)  Sub-CPMK 10 Mahasiswa mampu menyederhanakan rangkaian sekuensial (C3)  Sub-CPMK 9 Mahasiswa mampu menganalisis rangkaian sekuensial (C4)  Sub-CPMK 8 Mahasiswa mampu memahami macam macam Flip Flop (C2)  Sub-CPMK 7 Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional (C3) |
| **Evaluasi Tengah Semester - UTS** |
| Sub-CPMK 7 Mahasiswa mampu memahami contoh – contoh rangkaian kombinasional (C3)  Sub-CPMK 6 Mahasiswa mampu memahami dasar format bilangan dalam sistem digital (C3)  Sub-CPMK 5 Mahasiswa mampu memahami peneyderhanaan rangkaian kombinasional dengan metode tabular (C3)  Sub-CPMK 4 Mahasiswa mampu memahami penyederhanaan rangkaian kombinasional dengan K Maps sampai 5 variabel (C3)  Sub-CPMK 3 Mahasiswa mampu memahami dasar dasar gerbang logika (C3)  Sub-CPMK 2 Mahasiswa mampu memahami aljabar Boolean (C2)  Sub-CPMK 1 Mahasiswa mampu memahami sistem bilangan (C2) |
| **Mata Kuliah Prasyarat: -** |

1. **Catatan Perubahan**

|  |  |  |  |
| --- | --- | --- | --- |
| **Kode MK** | **Revisi**  **ke** | **Tanggal Berlaku** | **Perubahan** |
| CE232 | 3 | 24/08/2020 | 1. Perubahan Format/Template RPKPS  2. Perubahan CPMK dan Sub-CPMK |
| CE232 | 4 | 29/07/2021 | 1.Pembaharuan CPL dan CPMK |